


 English  
version  

[CONTEXTE & OBJECTIFS](#)
[QUI SOMMES-NOUS](#)
[ACTIVITES](#)
[LA TECHNOPOLE](#)
[TER@TEC 2009](#)
[DOCUMENTATION](#)

## QUI SOMMES-NOUS

### L'Association

### Les Membres

- ▶ Entreprises informatiques
- ▶ Industriels utilisateurs
- ▶ Universités et laboratoires de recherche
- ▶ Collectivités locales

### Comment adhérer

### Contacts

### Liens pratiques

[Accueil](#) > [Qui sommes-nous](#) > [Les Membres](#) > [HPC project](#)

**HPC Project**
[www.hpc-project.com](http://www.hpc-project.com)

#### Personnes à contacter :

**Pierre FIORINI,**  
CEO

 +33 6 61 70 22 79  
[pierre.fiorini@hpc-project.com](mailto:pierre.fiorini@hpc-project.com)
**Roger MARHUENDA,**  
VP Marketing (communication)  
 +33 6 81 86 32 78  
[roger.marhuenda@hpc-project.com](mailto:roger.marhuenda@hpc-project.com)
**Emmanuel CHIVA,**  
VP Business Development  
(partenariat)  
 +33 6 09 76 66 81  
[emmanuel.chiva@hpc-project.com](mailto:emmanuel.chiva@hpc-project.com)
**Ronan KERYELL,**  
Chief Scientific Officer  
(projets R&D)  
 +33 6 13 14 37 66  
[ronan.keryell@hpc-project.com](mailto:ronan.keryell@hpc-project.com)

 English  
version  


**HPC Project**

HPC Project fournit des solutions combinant applications et matériel pour des utilisateurs exigeants en matière de puissance de calcul. La société commercialise l'expérience cumulée d'experts dans le domaine de la simulation, du calcul parallèle et des architectures matérielles. La société vise à produire des produits prêt à l'emploi fournissant de très haut niveau de performances dans un format de machine de bureau pour la manipulation interactive de données complexes. Elle édite également un portail open source de manière à assurer la diffusion de ces technologies de parallélisation.

Les solutions construites par HPC Project reposent sur plus de 25 ans de recherche dans le domaine du calcul de haute performance. Sa technologie a été développée par le Centre de Recherche en Informatique de l'Ecole des Mines de Paris et est basé sur l'interprétation formelle de codes sources permettant l'application automatique de transformations sur le code. Ces techniques sont utilisées pour détecter le parallélisme inhérent aux applications qui peuvent alors être optimisées pour tirer partie des dernières architectures de circuits.

#### HPC Project et Ter@tec

#### HPC Project et le CRI annoncent un partenariat stratégique autour de la parallélisation de code

Paris le 1er juin 2009, HPC Project, en partenariat avec le Centre de recherche en Informatique (CRI) de l'Ecole des Mines annoncent une nouvelle plate-forme Open Source pour l'automatisation de la parallélisation de programmes informatiques.

Baptisée "Par4all", cette plate-forme a pour objectif de fédérer les efforts Open Source qui permettront à l'industrie de relever le défi technologique du passage aux multi-coeurs et autres processeurs parallèles. Elle s'appuie sur des travaux fondateurs sur la "Parallélisation Interprocédurale des programmes Scientifiques" qui représentent plus de 20 années de recherche académique.

Par4all offrira une plate-forme évolutive destinée à agréger l'ensemble des technologies permettant de transformer simplement un programme séquentiel en programme parallèle. Elle offrira des stratégies d'optimisation de l'exécution de code sur des environnements matériels multi-coeur ou many-coeur sans qu'il soit nécessaire d'avoir recours à des langages particuliers.

HPC Project s'engage à soutenir l'effort de diffusion de la technologie développée par le CRI en animant le portail Internet dédié à sa diffusion, en fédérant les contributions et en supportant le processus d'intégration des logiciels constituant la plate-forme.

Cette initiative de la part de HPC Project a pour but de fournir à l'industrie du logiciel les moyens d'adresser plus aisément les domaines du calcul intensif pour lesquels le parallélisme est la clef du succès.

© Ter@tec - Tous droits réservés - Mentions légales

## Actualités

### Dernière actu...

**Bull lance le PRIX BULL - JOSEPH FOURIER**


Prix Bull - Joseph Fourier

Pour le développement de la simulation numérique en France en association avec GENCI.

Lire la suite

## Forum Ter@tec



Les prochaines journées Ter@tec auront lieu les mardi 30 juin et mercredi 1 juillet 2009 sur le site de Supelec, à Gif-sur-Yvette, France.

Lire la suite

## Newsletter